



Parte A. DATOS PERSONALES

Fecha del CVA 05/05/2021

Nombre y apellidos	Inmaculada Pardines Lence		
DNI/NIE/pasaporte	33297832L	Edad	48
Núm. identificación del investigador	Researcher ID		
	Código Orcid	0000-0003-1390-2065	

A.1. Situación profesional actual

Organismo	Universidad Complutense de Madrid		
Dpto./Centro	Arquitectura de Computadores y Automática/F. Informática		
Dirección	Prof García Santesmases 8, despacho 309		
Teléfono	913947573	Correo electrónico	inmapl@ucm.es
Categoría profesional	Prof. Contratado Doctor	Fecha inicio	2009
Espec. cód. UNESCO	3304		
Palabras clave	Hardware reconfigurable, aplicaciones espaciales, inyección de errores, imágenes hiperespectrales		

A.2. Formación académica (título, institución, fecha)

Licenciatura/Grado/Doctorado	Universidad	Año
Licenciado	Universidad de Santiago de Compostela	1996
Doctor	Universidad de Santiago de Compostela	2007

A.3. Indicadores generales de calidad de la producción científica (véanse instrucciones)

- Dispongo de un sexenio de investigación en activo, reconocido en el año 2014.
- Índice h = 4
- Índice i10 = 1
- 74 citas según Google Scholar

Parte B. RESUMEN LIBRE DEL CURRÍCULUM (máximo 3500 caracteres, incluyendo espacios en blanco)

Durante estos años he compaginado las tareas investigadoras con las docentes, participando en proyectos de investigación competitivos de manera continuada desde que entré en la universidad,

He trabajado en dos líneas de investigación diferenciadas, una de hardware reconfigurable dirigida a aplicaciones aerospaciales y otra relacionada con el desarrollo de aplicaciones para *Smartphones*.

En docencia he impartido cursos de grado en una gran variedad de asignaturas del área de arquitectura y tecnología de computadores, obteniendo siempre evaluaciones muy positivas de la docencia. Además, debido al gran cambio que ha supuesto para la docencia el paso de las licenciaturas a los grados, he investigado sobre distintas metodologías para fomentar la mayor implicación del alumnado en su proceso de aprendizaje. Como resultado de este trabajo, aplicado a la docencia en Informática, he conseguido dos publicaciones en revista.

Parte C. MÉRITOS MÁS RELEVANTES (ordenados por tipología)

C.1. Publicaciones

1. De Lucas, E., Sanchez-Elez, M., Pardines, I. "DSPONE48: A methodology for automatically synthesize HDL focus on the reuse of DSP slices" (2017) Journal of Parallel and Distributed Computing, 106, pp. 132-142. DOI: 10.1016/j.jpdc.2017.01.021.
2. Sanchez-Elez, M., Pardines, I., Serrano, F., Mecha, H. "Radiation-hardened DSP configurations for implementing arithmetic functions on FPGA" (2016) Proceedings of the 2016 Design, Automation and Test in Europe Conference and Exhibition, DATE 2016, art. no. 7459550, pp. 1501-1504.

3. Pardines, I., Sanchez-Elez, M., Chaver Martínez, D.A., Gómez, J.I. "Online evaluation methodology of laboratory sessions in computer science degrees" (2014) Revista Iberoamericana de Tecnologías del Aprendizaje, 9 (4), art. no. 6926787, pp. 122-130. DOI: 10.1109/RITA.2014.2363003.
4. Sanchez-Elez, M., Pardines, I., Garcia, P., Miñana, G., Roman, S., Sanchez, M., Risco, J.L. "Enhancing Students' Learning Process Through Self-Generated Tests" (2014) Journal of Science Education and Technology, 23 (1), pp. 15-25. DOI: 10.1007/s10956-013-9447-7.
5. I. Pardines, V. López, A. Sanmartín, M. O. de Toledo, C. Fernández. "Collaborative recommendation system for environmental activities management mobile application" (2014) Practical Applications of Intelligent Systems, 327-335.
6. Inmaculada Pardines and Victoria López. "Shop&Go: TSP Heuristics for an optimal shopping with Smartphones" (2013) Science China-Information Sciences. Vol. 56, no. 11, pp. 1 - 12. DOI: 10.1007/s11432-013-5013-4.
7. Inmaculada Pardines and Victoria López. "Shop&Go: The Routing Problem Applied to the Shopping List on Smartphones" (2013) Knowledge Engineering and Management, Advances in Intelligent Systems and Computing 214, Springer-Verlag, ISBN 978-3-642-37831-7.
8. Carballo, D.J., Pardines, I., Sanchez-Elez, M. "A reconfigurable modular architecture to exploit word-level parallelism" (2009) Journal of Circuits, Systems and Computers, 18 (7), pp. 1227-1241. DOI: 10.1142/S0218126609005630

A continuación, se indican las publicaciones más destacadas de estas 7 por su cuartil en JCR:

- Publicación nº 1. [Q2]
- Publicación nº 4. [Q2]
- Publicación nº 6. [Q3]
- Publicación nº 8. [Q4]

C.2. Proyectos

Participación como investigador

- "Técnicas hardware y software para el análisis, detección y recuperación de errores inducidos por la radiación en sistemas digitales embarcados en misiones espaciales II", TIN2017-87237-P. Duración: 01-07-2018 to 30-09-2021. IPs: Hortensia Mecha López. Nº de investigadores: 12.
- "Técnicas hardware y software para el análisis, detección y recuperación de errores inducidos por la radiación en sistemas digitales embarcados en misiones espaciales", TIN2013-40968-P Duración: 01/01/2014-31/12/2017 (3 años más uno de prórroga). IPs: Hortensia Mecha López, María del Carmen Molina Prego. Nº de investigadores: 11. Cuantía total: 102.729,00 €.
- "Arquitectura hardware/software para sistemas de alto rendimiento II", TIN2008-00508, IP: José Francisco Tirado Fernández. Número de investigadores/as: 41 (participación como investigador), Ministerio de ciencia e innovación. Periodo: 01/01/2009-31/12/2013, 5 años. Cuantía total: 1.006.000 €
- "Arquitectura hardware/software para sistemas de alto rendimiento", TIN2005-05619, IP: José Francisco Tirado Fernández. Número de investigadores/as: 38 (participación como investigador), Ministerio de ciencia e innovación. Periodo: 01/12/2005-01/12/2008 3 años. Cuantía total: 596.190€