

## **Consistencia de memoria, una lucha entre el SW y el HW (Memory Consistency, a struggle between HW and SW)**

Rodrigo "Rekai" Gonzalez Alberquilla  
Advances Micro Devices, UK

---

Facultad de Informática  
Sala de Grados - On line <https://meet.google.com/cce-iyzi-drq>  
jueves 16 de mayo de 2024 - 12:00  
*Entrada libre hasta completar el aforo*

### **Resumen:**

---

Esta conferencia hace una breve recapitulación de qué la consistencia de memoria, tres modelos clásicos, consistencia secuencial, orden total de almacenamientos y consistencia relajada. Desde ese punto se comienza una discusión de por qué los desarrolladores de SW defienden modelos más restrictivos y por qué diseñadores de HW prefieren modelos más relajados, seguido de un análisis del impacto de los distintos modelos en técnicas de ejecución fuera de orden.

### **Sobre Rodrigo "Rekai" Gonzalez Alberquilla:**

---

Durante el último tramo del doctorado y tras la graduación, Rodrigo trabajó durante algo más de un año en Intel Labs Barcelona, hasta la clausura de la oficina, tras lo cual se unió a Arm Research. Tres años más tarde hizo el cambio de investigación a producto, trabajando desde entonces en modelado de rendimiento de CPU, 4 años en Arm, un breve periodo en Huawei, y durante el último año y medio en AMD. Su conocimiento y trabajo se centra principalmente en la ejecución de instrucciones de carga/almacenamiento y la interfaz con el primer y segundo niveles de memoria caché.