

Viaje al centro de los datos: ingeniería, arquitectura y ecología

Víctor Viñals Yúfera

Universidad de Zaragoza. Escuela de Ingeniería y Arquitectura (EINA). Dpto. Informática e Ingeniería de Sistemas. Instituto de Investigación en Ingeniería de Aragón (I3A).

Facultad de Informática

Sala de Grados - Jueves 1 de Marzo de 2018 - 16:00

Entrada libre hasta completar el aforo

Resumen:

Los centros de datos son infraestructuras críticas cuyo diseño, certificación, operación y mantenimiento constituye una convergencia de disciplinas: arquitectura (edificación, restauración, impacto en el paisaje), diferentes ingenierías (informática, teleco, eléctrica, mecánica/climatización) y ecología (energías renovables, eficiencia energética). Esta conferencia propone un viaje breve, pero intenso por ese territorio, todavía en parte por explorar. Un terreno que debe conocer el ingeniero informático, asumiendo de forma definitiva que los bits no son entidades espirituales, al contrario, tienen masa, ocupan volumen y su movimiento o transformación requiere energía que inevitablemente se transforma en calor.

Sobre Víctor Viñals Yúfera:

Víctor Viñals Yúfera es ingeniero de Telecomunicaciones y doctor en Informática por la Universitat Politècnica de Catalunya (UPC, 1982 y 1987). En el período 1983-87 fue profesor no numerario en la Facultat d'Informàtica de Barcelona de la UPC. En la actualidad es catedrático de Arquitectura y Tecnología de Computadores en el Departamento de Informática e Ingeniería de Sistemas de la Universidad de Zaragoza. El profesor Viñals dirige el grupo de investigación en Arquitectura de Computadores de la Universidad de Zaragoza (gaZ), enmarcado en el Instituto de Investigación en Ingeniería de Aragón (I3A). Sus intereses incluyen diseño del procesador, jerarquía de memoria cache orientada al rendimiento y a tiempo real, programación de alto rendimiento para arquitecturas paralelas y técnicas de ahorro energético para chips multiprocesador. El profesor Viñals es miembro de las sociedades IEEE y ACM, y de la red de excelencia Europea HiPEAC (High Performance Embedded Architecture and Compilation). Ha dirigido 9 tesis y ha sido investigador principal de 5 proyectos consecutivos del Plan Nacional. Ocasionalmente sus trabajos se publican en revistas de elevado impacto (IEEE Micro, IEEE TC, IEEE TVLSI, ACM TACO, ACM TECS) o en congresos de gran prestigio en el Área de Arquitectura de Computadores (ISCA, MICRO, HPCA, ICS, ICPP, PACT, RTCSA).



UNIVERSIDAD
COMPLUTENSE
MADRID

Facultad de Informática

ANUNCIO DE CONFERENCIA

POSGRADO
