



UNIVERSIDAD COMPLUTENSE
MADRID

AVISO DE CONFERENCIA

A software approach for dealing with transient errors provoked by radiation in processor-based digital architectures: principles and experimental results

Dr. Raoul Velazco
TIMA/CNRS, Francia

Facultad de Informática
Aula 11 • 25 de junio de 2012 • 16: 00
entrada libre hasta completar el aforo

resumen:

El Doctor Velasco disertará sobre diferentes metodologías de tolerancia a fallos frente a los efectos de la radiación en aplicaciones digitales en el espacio.
Nos mostrará las diferentes técnicas para detectar y prevenir errores tanto mediante implementaciones software, como hardware o mezcla de los dos.
Nos presentará una nueva metodología software desarrollada en su instituto de investigación mostrándonos una evaluación formal de la misma y los resultados obtenidos con ejemplos reales.

sobre Raoul Velazco:

Nacido en Montevideo, Uruguay. Reside en Grenoble (Francia) desde 1976 donde realizó sus estudios de grado y posgrado (1982 Ph D degree from Polytechnique Institut of Grenoble (INPG) y 1990 Dr. ès Sciences from INPG).
"Director of Researches" en el CNRS (French Research Agency) desde 2001.
Researcher en el TIMA laboratory (Techniques of the Informatics and Microelectronics for computer architecture) desde 1996.
Leader del grupo de investigación "Architectures for Complex and Robust Integrated Systems" (ARIS) del TIMA.
Miembro del Comité Científico del TIMA desde 1998.